**《计算机组成原理实验》**

**17学年度16教学计划**

|  |  |  |
| --- | --- | --- |
| **周次** | **实验项目** | **学时** |
| **五** | **国庆节。祝同学们国庆快乐！** |  |
| **六** | **PCSpim模拟器介绍与练习** | **3** |
| **七** | **MIPS 汇编语言程序设计实验** | **3** |
| **八** | **发Basys3板，Vivado工具、Verilog HDL语言练习，走马灯设计实验与实现** | **3** |
| **九** | **实验例子：ALU设计、存储器设计、寄存器组设计** | **3** |
| **十** | **单周期CPU设计与实现实验，讲解** | **3** |
| **十一** | **单周期CPU设计与实现实验，检查** | **3** |
| **十二** | **单周期CPU设计与实现实验，检查。**  **本实验必须在本周内完成，否则，严重扣分！** | **3** |
| **十三** | **多周期CPU设计与实现实验，讲解** | **3** |
| **十四** | **多周期CPU设计与实现实验，检查** | **3** |
| **十五** | **多周期CPU设计与实现实验，检查。**  **本实验必须在本周内完成，否则，严重扣分！** | **3** |
| **十六** | **Cache控制器设计实验，检查** | **3** |
| **十七** | **流水线结构CPU设计实验，研究** | **3** |
| **十八** |  |  |
|  |  |  |

|  |  |  |
| --- | --- | --- |
| **周** | **实验项目** | **学时** |
| **五** | **国庆节。祝同学们国庆快乐！** | **3** |
| **六** | **PCSpim模拟器介绍与练习** |  |
| **七** | **MIPS 汇编语言程序设计实验** | **3** |
| **八** | **发Basys3板，Vivado、verilog语言练习，例子：ALU设计、存储器设计、寄存器组设计、走马灯设计及下载** | **3** |
| **九** | **单周期CPU设计实验，讲解** | **3** |
| **十** | **(同上)** | **3** |
| **十一** | **(同上)，单周期CPU设计实验必须在本周内完成，否则，严重扣分！** | **3** |
| **十二** | **多周期CPU设计实验，讲解** | **3** |
| **十三** | **(同上)** | **3** |
| **十四** | **(同上)** | **3** |
| **十五** | **(同上)，多周期CPU设计实验必须在本周内完成，否则，严重扣分！** | **3** |
| **十六** | **Cache控制器设计实验，讲解** | **3** |
| **十七** | **流水线结构CPU设计实验** | **3** |
|  |  |  |
|  |  |  |

|  |  |  |
| --- | --- | --- |
| **周** | **实验项目** | **学时** |
| **四** | **PCSpim模拟器介绍与练习** | **3** |
| **五** | **国庆节。祝同学们国庆快乐！** |  |
| **六** | **MIPS 汇编语言程序设计实验** | **3** |
| **七** | **发Basys3板，Vivado、verilog语言练习，例子：ALU设计、存储器设计、寄存器组设计、走马灯设计及下载** | **3** |
| **八** | **单周期CPU设计实验，讲解** | **3** |
| **九** | **(同上)** | **3** |
| **十** | **(同上)，单周期CPU设计实验必须在本周内完成，否则，严重扣分！** | **3** |
| **十一** | **多周期CPU设计实验，讲解** | **3** |
| **十二** | **(同上)** | **3** |
| **十三** | **(同上)** | **3** |
| **十四** | **(同上)，多周期CPU设计实验必须在本周内完成，否则，严重扣分！** | **3** |
| **十五** | **Cache控制器设计实验，讲解** | **3** |
| **十六** | **流水线结构CPU设计实验** | **3** |
| **十七** |  |  |
|  |  |  |

|  |  |  |
| --- | --- | --- |
| **周** | **实验项目** | **学时** |
| **五** | **PCSpim模拟器介绍与练习** | **3** |
| **六** | **国庆节。祝同学们国庆快乐！** |  |
| **七** | **MIPS 汇编语言程序设计实验** | **3** |
| **八** | **发Basys3板，Vivado、verilog语言练习，例子：ALU设计、存储器设计、寄存器组设计、走马灯设计及下载** | **3** |
| **九** | **单周期CPU设计实验，讲解** | **3** |
| **十** | **(同上)** | **3** |
| **十一** | **(同上)，单周期CPU设计实验必须在本周内完成，否则，严重扣分！** | **3** |
| **十二** | **多周期CPU设计实验，讲解** | **3** |
| **十三** | **(同上)** | **3** |
| **十四** | **(同上)** | **3** |
| **十五** | **(同上)，多周期CPU设计实验必须在本周内完成，否则，严重扣分！** | **3** |
| **十六** | **Cache控制器设计实验，讲解** | **3** |
| **十七** | **流水线结构CPU设计实验** | **3** |
|  |  |  |